

晟矽微电

两节电池平衡充方案

营销中心-技术服务部 2022-08-22

目录 CONTENTS

01

方案芯片介绍

02

方案硬件框图

03

方案特点

04

技术支持

05

典型应用

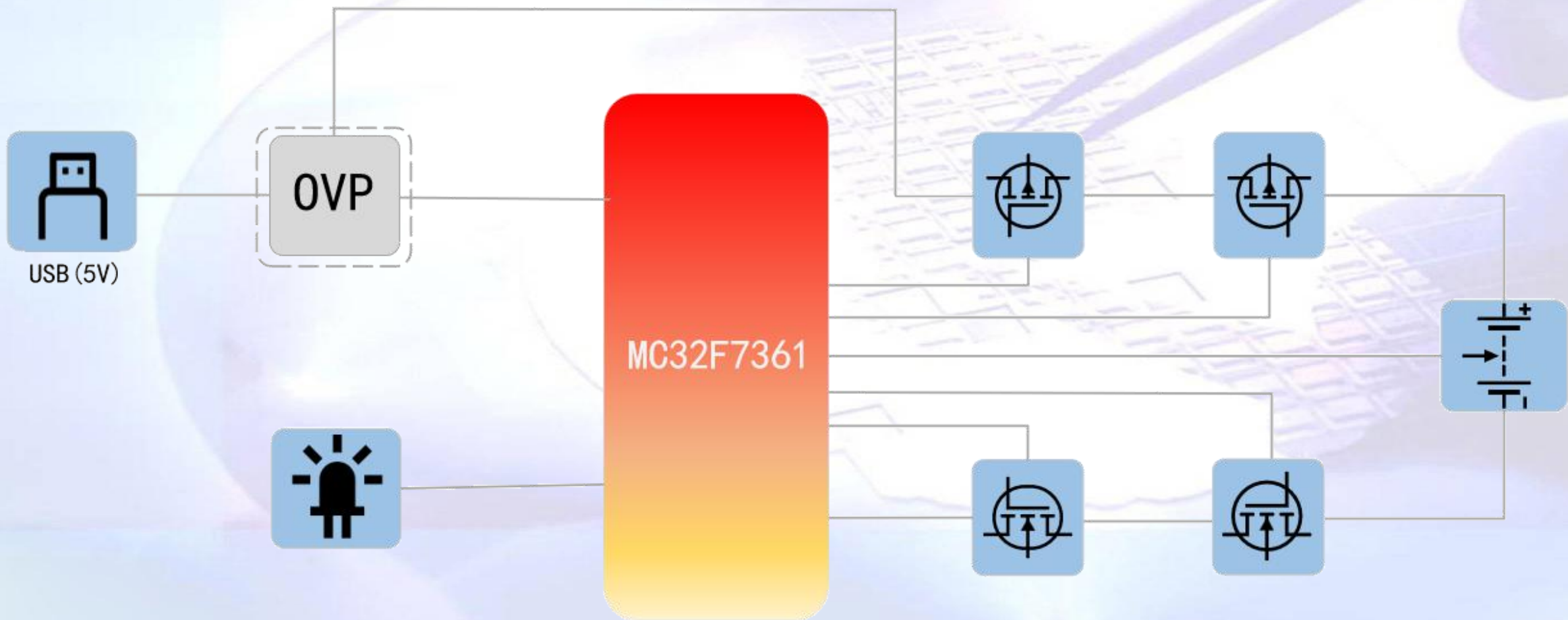
方案芯片介绍

产品型号	内核	CPU	ROM	RAM	EEPROM	定时器	ADC	封装
MC32F7361	RISC	16M	2K*16bit	256*8bit	128*16bit	4*8bit	12+4	SOP16 ^注



注：更多封装请查看MC32F7361用户手册

方案硬件框图



注：虚线OVP为可选模块

平衡充电方案特点



平衡充电

两节电池交替
充电保持电压
平衡

断线检测

交替过程中
40ms断线时间
精确采集电压

状态指示

两个LED灯显示
充电状态与异常
状态

欠压闭锁

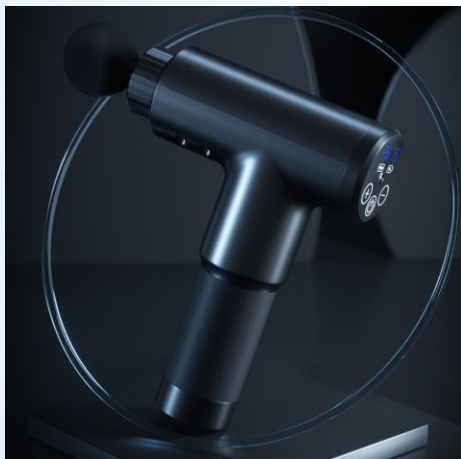
VDD电压大于
电池电压50mV
开启充电

平衡充方案开发与支持



注：获取原理图与源程序文件请联系销售人员

典型应用





THANKS