

晟矽微电

3节锂电池平衡充方案

技术中心-技术方案组

2023-01-08



MC32F7361 芯片简介



3节锂电池平衡充方案介绍



3节锂电池平衡充特点



典型应用



开发与支持

MC32F7361芯片简介

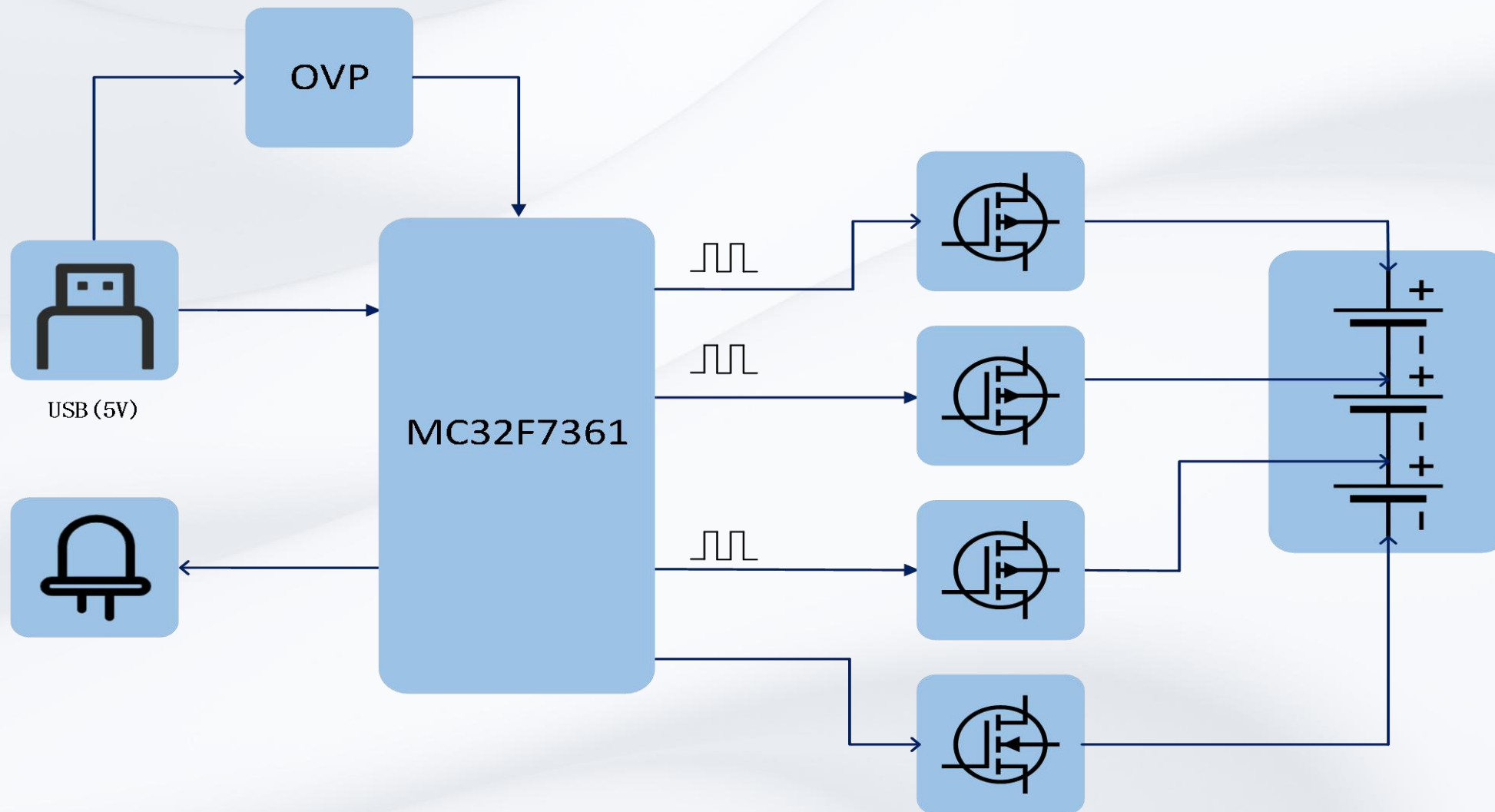
产品型号	封装	主频	FLASH	RAM	EEPROM	ADC/ch	TIMER	PFRC
MC32F7361	SOP14*	16M	2K×16位	256	128×16位	12+4	4×8bit	1

RISC CPU 16MHZ	RAM :256×8bit
	FLASH:2K×16bit
	EEPROM:128×16bit
HIS:32MHz LSI:32KHz LSE:32768	PWM 独立:3路×8bit 互补:3组×8bit
TIMER:4×8bit	AD:12ch+4int ch
PFRC:初始值32M	

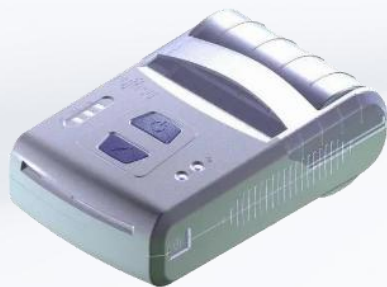


注：封装查阅MC32F7361用户手册

3节锂电池平衡充方案介绍



典型应用



注：第三张图指手持电钻充电底座

3节锂电池平衡充特点



过压检测

硬件实现，可根据需求更改过压数值

断线检测

交替充电过程中，检测电池是否全接入

平衡充电

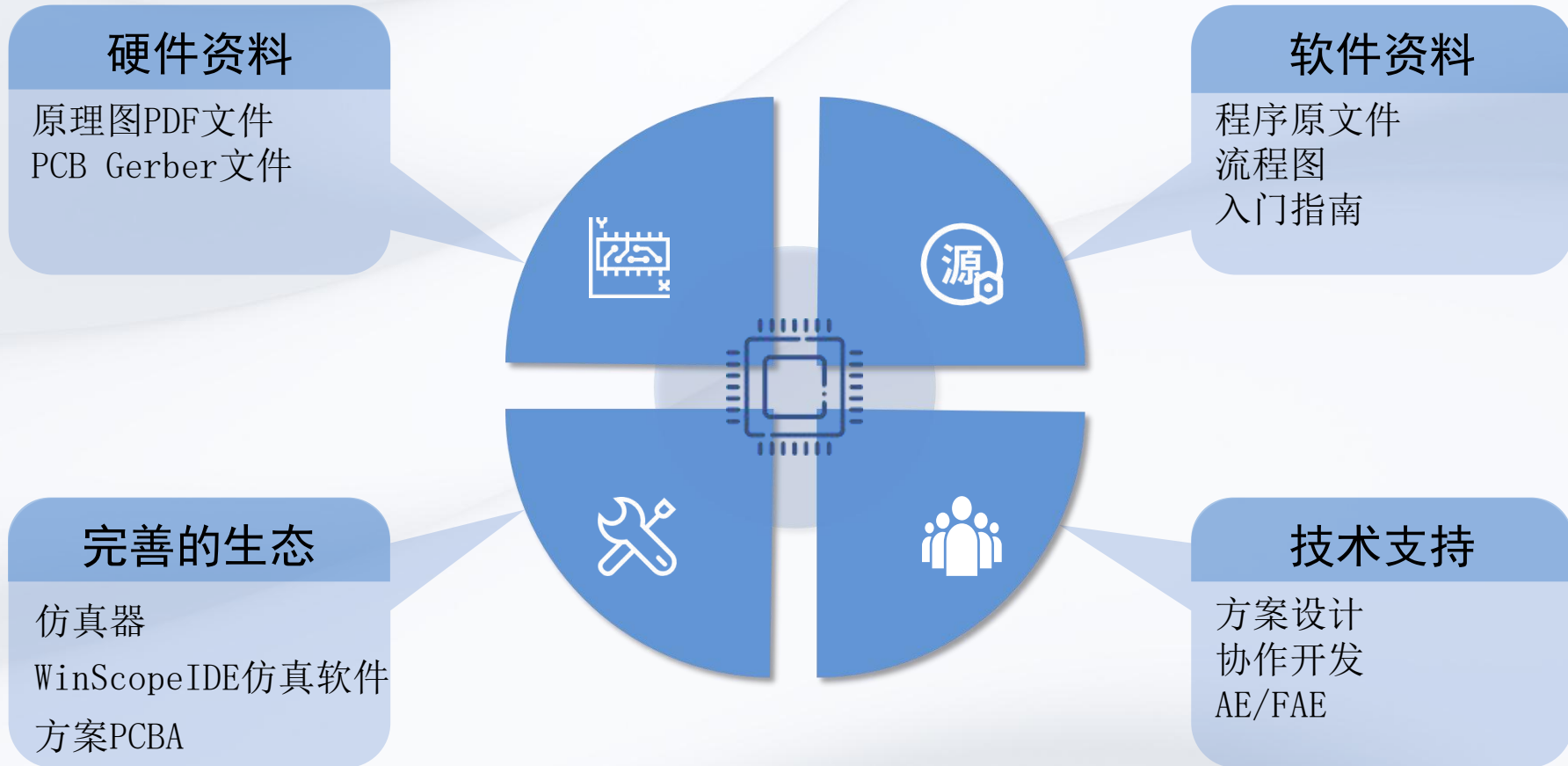
电池交替充电保持电压平衡，电流最大1A

回充检测

充满后任意一节电池低于4.1V，重新进入充电模式

状态指示

1个LED灯显示充电状态和异常状态



THANKS

提供无处不在，高性价比的智能控制芯片

成为绿色低碳生活的芯能量

与合作伙伴互相成就，持续共赢

晟矽人共创、共舞、共生、共享