
晟矽微电 应用笔记

MC32P7051

AN24001

V1.0.0



注:

本文针对产品内部验证测试、特定设计及用户应用反馈的芯片应用问题，进行说明并提供解决或规避方案。
有关产品订购信息、功能概述、电气特性和封装特性，请参考《用户手册》。
有关产品完整功能详细信息，请参考《用户手册》。



1 适用范围

本文档针对产品内部验证测试、特定设计及用户应用反馈的芯片应用问题，进行说明并提供解决或规避方案。



2 应用说明

2.1 CPU 内核

2.1.1 查表 INDF3 指令操作

序号	问题描述	规避方案
1	使用 INDF3 寄存器进行 code 数据查表时, 发生中断时将影响中断返回 PC 值, 导致芯片运行错误。	<p>确保使用 INDF3 进行 code 查表时, 总中断是关闭的。</p> <p>汇编: 对 INDF3 寄存器执行 MOVAR 操作 code 查表, 先确保关闭了总中断 (GIE=0), 操作完再打开总中断 (GIE=1)。</p> <p>C 语言: 如果客户用到了 code 查表功能 (请查看 list 列表中, 若用了 _gpctrget1、_gpctrget2、_gpctrget3、_gpctrget4 这四组库函数进行 code 查表), 则在查表指令前, 确保 (GIE=0) 是关闭的, 在查表后, 再使能总中断 (GIE=1)。</p> <p>例程: CONST CHAR TABLE[3]={0, 1, 2}; CHAR BUFF; BUFF = TABLE[0];</p> <p>会调用 _gpctrget1 进行 code 查表,</p> <p>修改代码为: CONST CHAR TABLE[3]={0, 1, 2}; CHAR BUFF; GIE=0; BUFF=TABLE[0]; GIE=1;</p>



3 修改记录

版本号	修订者	修订日期	修订内容
V1.0.0	Sinomcu	2024-02-02	初始版本



4 免责声明

本资料内容为晟矽微电子（以下简称“我公司”）版权所有。

我公司将力求本资料的内容做到准确无误，但同时保留在不通知用户的情况下，对本资料内容的修改权。如您需要获得最新的资料，请及时联系我公司。

我公司将尽最大努力为您提供高品质、高稳定性的产品。尽管如此，由于一般半导体器件的电气敏感性及易受到外部物理损伤等固有特性存在，所以难免造成半导体器件出现故障或失效的可能。当您使用我公司产品时，有责任按照本资料以及相连资料中提到的“规则”来设计一个稳定及安全可靠的系统环境。另外，在遇到超规格（本资料中未描述到内容）的使用，请您提前咨询我公司，以免因我公司产品在一些特殊设备中或者特殊环境下的使用，导致财产损失、人员伤亡等严重后果的发生。因超规格的使用、未经咨询授权我公司产品的使用，我公司对此不承担任何法律责任。